

SoC 핵심기술, 성장가능성 엿본다!

특허청, AP-SoC 2004 행사 개최 ... 지적재산권 보호 · 대응책 공유

차세대 반도체 핵심기술인 SoC(System on a Chip)의 현황과 미래를 보여주는 <AP-SoC 2004> 행사가 2004년 4회째를 맞아 11월5-6일 양일간 서울과 대전에서 개최된다.

SoC는 CPU, 메모리 등 여러 반도체를 하나의 기판에 모아 시스템을 구현하던 종래의 방식에서 벗어나 하나의 반도체 칩에 하나의 시스템을 구현하는 고밀도 고집적 반도체 기술로, 정부에서도 10대 차세대 성장동력 산업의 하나로 선정할 만큼 중요한 분야가 되고 있다.

<AP-SoC 2004>는 SoC산업의 발전을 위해 마련된 기술 및 정보공유의 장으로, 국내·외 전문가들의 다양한 강연과 정보교류, 우수 반도체 설계자에 대한 시상 등을 통해 SoC산업의 중요성에 대한 인식을 확산하고 국내 SoC산업의 성장과 가능성을 느낄 수 있는 기회가 될 것으로 기대되고 있다.

특허청이 주최하고 반도체설계자산업연구센터(SIPAC) 주관으로 치러지는 <AP-SoC 2004>는 행사 첫날 SoC 기술 컨퍼런스에서 중국 SSIPEX, 타이완 ITRI, 일본 STARC 등 외국의 SoC 기관의 인사를 초청해 자국의 IP/SoC 관련기술, 시장 및 정책 동향을 소개하고, IP/SoC 설계기법, 멀티미디어 SoC 시스템용 플랫폼, IP 검증기법 등 3개의 기술 세션을 개설해 6명의 전문가들이 SoC의 설계 및 검증에 대한 다양한 전문기술과 정보를 발표한다.

또 둘째 날에는 반도체설계 지식재산연구회가 반도체 분야의 지적재산권을 적절히 보호하고 국제적인 법제와 기술동향에 대해 능동적으로 대응하기 위해 ▷SoC 개발 Tool의 지적재산권 동향 ▷SoC 인터페이스를 위한 버스구조 ▷지적재산권 침해시 손해배상액 산정에 관한 고찰 ▷인터넷 기반 설계지식 관리 및 재사용 CAD 시스템 등을 주제로 4편의 논문을 발표한다.

한편, 행사는 무료로 참가할 수 있으며, 자세한 정보는 홈페이지(<http://www.apsoc.org>)를 통해 확인할 수 있다. <조인경 기자>

<화학저널 2004/11/04>