

특허청, System on Chip 10-11일 개최

차세대 반도체 핵심기술인 SoC(System on a Chip)의 현황과 미래를 보여주는 AP-SoC 2005 행사가 2005년으로 5회째를 맞아 11월 10-11일 서울과 대전에서 개최된다.

특허청이 주최하고 반도체설계자산연구센터(SIPAC) 주관으로 치러지는 행사에서 첫째 날에는 서울 한국지식재산센터 19층 국제회의실에서 제6회 반도체 배치설계 공모전 및 SoC Robot War 시상식과 함께 SoC 관련 기술 컨퍼런스가 열리며, 둘째 날에는 정부대전청사 중회의실1(2동 207호)에서 반도체설계 지식재산연구회의 연구논문 발표회가 열린다.

첫째 날 있을 SoC 기술 컨퍼런스에는 중국 CSIP, 타이완 ITRI, 일본 STARC 등 외국의 SoC 기관 인사를 초청해 자국의 IP/SoC에 관한 기술, 시장 및 정책 동향을 소개하고, SoC Robot War 경기 시연회 등도 함께 열린다.

둘째 날에는 반도체설계 지식재산연구회에서 반도체 분야의 지식재산권 보호방안과 국제적인 기술동향 등에 대해 논문을 발표한다.

SoC는 CPU, 메모리 등 여러 반도체를 하나의 기판에 모아 시스템을 구현하던 종래의 방식에서 벗어나 하나의 반도체 칩에 하나의 시스템을 구현하는 고밀도 고집적 반도체 기술로, SoC 산업은 메모리와 비메모리를 통합한 새로운 반도체 산업으로 정부에서 10대 차세대 성장동력산업의 하나로 선정할 만큼 중요한 분야이다.

<화학저널 2005/11/09>