

## 제1회 차세대 반도체 연구포럼 개최

특허청은 반도체 분야 특허경영 및 특허분쟁에 대한 이해증진을 위해 5월30일 한국지식재산센터에서 제1회 차세대 반도체연구회 포럼을 개최한다.

포럼에서는 개정 반도체 심사기준 및 개정 특허법(특허청 권인희·김동국 심사관), 특허정보 분석사례(특허정보원 민경필 대리), 국제 특허분쟁 실무(동부하이텍 장관수 부장), 반도체 국제표준(산업자원부 기술표준원 이상근 연구관), 특허분쟁과 리버스 엔지니어링(나노종합팹센터 황욱중 부장) 등이 발표된다.

참석대상은 특허청 차세대 반도체연구회 회원사 및 학계회원, 반도체 생산기업과 연구소, 특허법률사무소, 지식재산권에 관심 있는 단체나 개인 등이다.

특허청은 국내 반도체기업의 특허분쟁이 증가하는 등 반도체 특허경쟁이 가속화되고 있어 포럼을 통해 전문가로부터 현장의 생생한 목소리를 들어 상생협력을 위한 정보공유의 장이 되길 기대하고 있다.

<화학저널 2007/05/28>